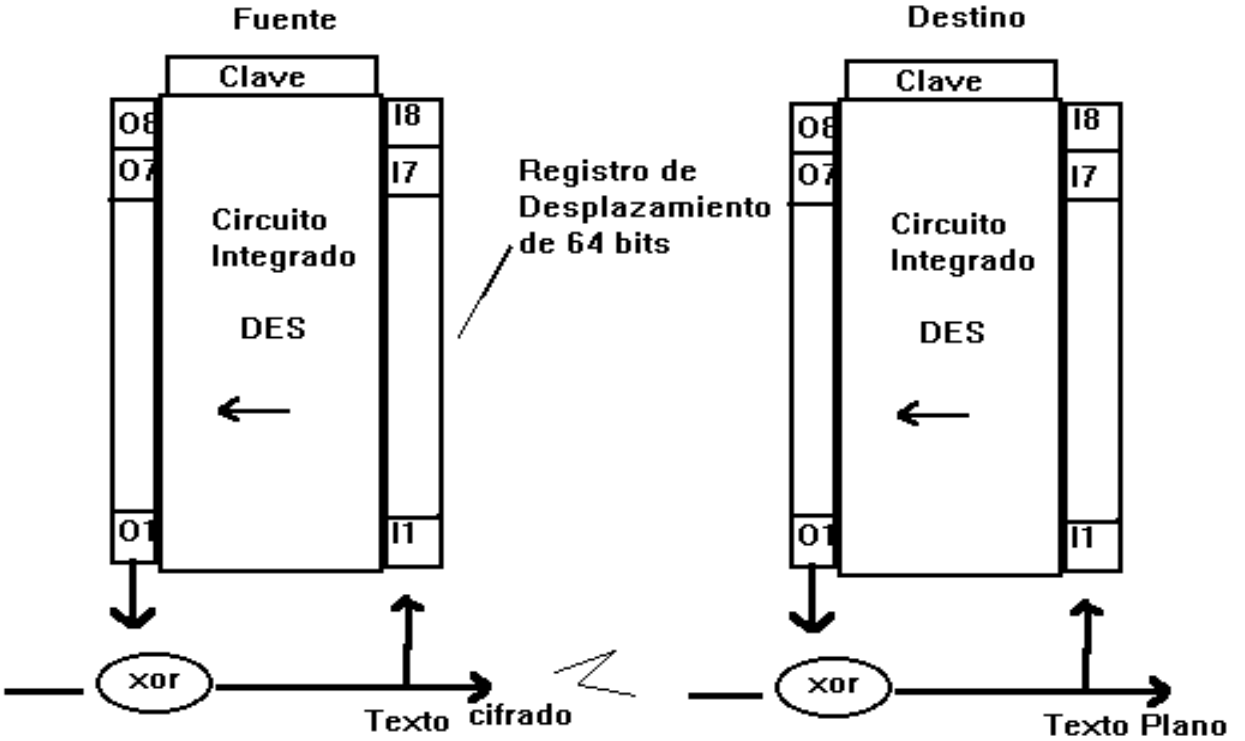
Fuente
Clave
O8
O7
O1
I8
I7
I1
Circuito Integrado
DES
Registro de Desplazamiento de 64 bits
xor
Texto cifrado
Destino
Clave
O8
O7
O1
I8
I7
I1
Circuito Integrado
DES
xor
Texto Plano

FIGURA 4