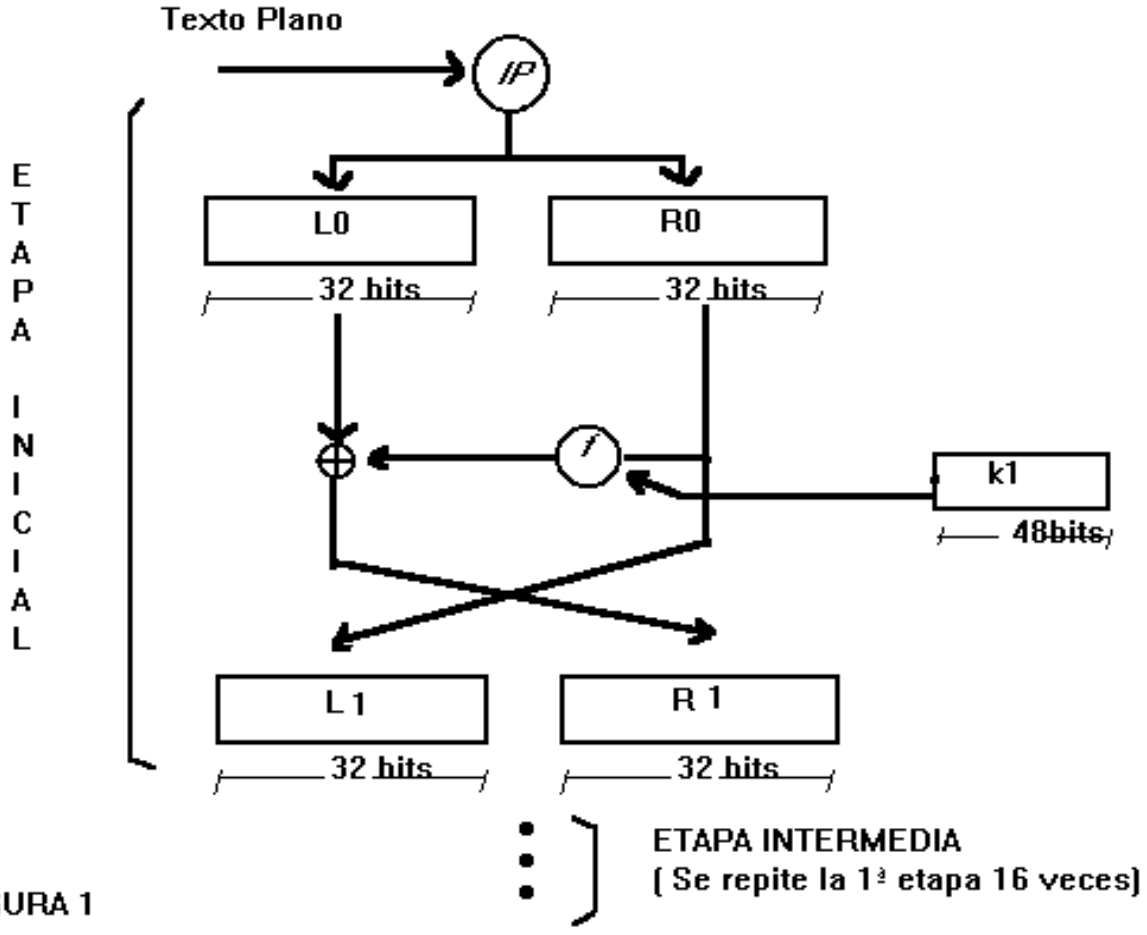
Texto Plano
IP
ETAPA INICIAL
L0
R0
32 bits
32 bits
f
k1
48bits
L 1
R 1
32 bits
32 bits
ETAPA INTERMEDIA
(Se repite la 1ª etapa 16 veces)

FIGURA 1